

Verilog Translator - Bug #5163

Конец файла после директивы препроцессора

07/29/2014 06:17 AM - Alexander Kamkin

Status:	Closed	Start date:	07/29/2014
Priority:	Normal	Due date:	
Assignee:	Alexander Kamkin	% Done:	0%
Category:		Estimated time:	0.00 hour
Target version:	0.1	Published in build:	
Detected in build:	svn		
Platform:			
Description			
Некорректно обрабатываются файлы, в которых после директивы препроцессора - не конец строки, а конец файла.			

History

#1 - 07/29/2014 06:23 AM - Alexander Kamkin

```
\define X 0
\ifdef X
// Something
\endif // This is the last line in the code
```

#2 - 07/29/2014 06:29 AM - Alexander Kamkin

- Status changed from *New* to *Resolved*

#3 - 08/20/2014 02:13 PM - Alexander Kamkin

- Status changed from *Resolved* to *Closed*