

Fortress - Task #3895

Дополнительные операции Verilog

01/30/2013 06:16 PM - Sergey Smolov

Status:	Closed	Start date:	01/30/2013
Priority:	Normal	Due date:	
Assignee:	Sergey Smolov	% Done:	0%
Category:		Estimated time:	0.00 hour
Target version:		Published in build:	
Detected in build:	svn		

Description

Реализовать следующие специфические операции языка Verilog:

1) Редуцированные AND (&), NAND (~&), OR (|), NOR (~|), XOR (^), XNOR (~^) - применяются ко всем разрядам единственного операнда;

2) Идентичность (===), неидентичность (!==);

3) Логические И (&&), ИЛИ (||).

Все указанные операции дают результат с размерностью 1 бит.

History

#1 - 02/20/2013 06:34 PM - Sergey Smolov

- Status changed from New to Closed

Не углядел, такая задача уже есть: [#3500](#)