

Fortress - Task #3721

Дополнительные операции

11/27/2012 04:12 PM - Sergey Smolov

| | |
|--|----------------------------------|
| Status: Closed | Start date: 11/27/2012 |
| Priority: Normal | Due date: |
| Assignee: Sergey Smolov | % Done: 30% |
| Category: | Estimated time: 0.00 hour |
| Target version: | Published in build: |
| Detected in build: svn | |
| Description | |
| 1. Реализовать операции для Logic-типов - ABS, ADD, DIV, MINUS, MOD (для integer - остаток от деления), MUL (умножение), NEG (отрицание), POS, POWER (степень), REM (для integer и real - остаток от деления); | |
| 2. Реализовать операции для битовых векторов - CONCAT, EQUALS, NEQUALS, XOR, ROL (циклический сдвиг влево), ROR (циклический сдвиг вправо) | |

History

#1 - 11/27/2012 05:05 PM - Sergey Smolov

Забыл написать, POS - унарная операция, взятие положительной части числа.

#2 - 11/29/2012 06:08 PM - Sergey Smolov

Ещё хотелось бы иметь NAND, NOR, XNOR. Их можно реализовать и средствами имеющихся, но это излишне усложняет код.

#3 - 12/13/2012 07:16 AM - Alexander Kamkin

Операции VHDL и VERILOG нужно добавлять согласованно.

#4 - 01/29/2013 02:20 PM - Sergey Smolov

- Status changed from New to Open

- Assignee changed from Andrei Tatarnikov to Sergey Smolov

#5 - 02/06/2013 06:33 PM - Sergey Smolov

- % Done changed from 0 to 30

r41.

Реализованы и протестированы следующие операции: ADD, DIV, MINUS, MOD, MUL, REM.

#6 - 02/12/2013 12:59 PM - Sergey Smolov

- Status changed from Open to Closed