

VeriTool - Task #1185

Инструментирование Verilog-кода и отслеживание покрытия по коду

05/10/2011 11:17 AM - Alexander Kamkin

Status:	New	Start date:	05/10/2011
Priority:	Normal	Due date:	
Assignee:	Sergey Smolov	% Done:	0%
Category:		Estimated time:	0.00 hour
Target version:		Spent time:	0.00 hour
Detected in build:	svn	Published in build:	
Description			
Инструментирование Verilog-кода и отслеживание покрытия по коду.			
Во все ветви (if, case и т.п.) должна быть добавлена трассировка достижения соответствующей тестовой ситуации.			
1. Парсер - Icarus Verilog (flex+bison), внутреннее представление Verilog-кода есть у Димы.			
2. Трассировка с помощью средств Aspectrace (есть C API, вокруг которого нужно написать обвязки для системных задач Verilog).			